

[公司網址] <http://www.emc.com.tw>

[聯絡人]蔡小姐

[應徵方式]請備妥履歷、自傳、成績單等資料，寄至招募信箱 hr@emc.com.tw

職稱	工作地點	學歷/系所	條件	工作內容	招募人數
類比設計工程師	新竹	電子/電機/控制/資工 相關系所	1. HV I/O driver 設計、驗證與維護。 2. Power management (LDO, Charge Pump, Buck, Boost, Buck-Boost)設計、驗證與維護。	具 2 年以上類比設計及以下經驗優先： 1.BLDC I/O driver design 2.HV I/O driver design 3.BCD/HV process 使用經驗 4.Power management 相關電路設計經驗	1
韌體設計工程師	新竹	研究所畢 電子/電機/資工相關系所	1. 擅長工具: MCU, Matlab, C, C++ 2. 具 MCU 韌體或軟體開發經驗者佳 3. 具電容式觸控模組開發設計經驗佳 4. 熟影像處理與數位訊號處理 5. 具演算法開發經驗者佳 6. 無經驗可 7.可配合短期性出差	1. 電容式觸控軟韌體客製化方案開發 2. 電容式觸控相關演算法開發 3.量產異常問題分析與對策	2
韌體設計工程師 (台南)	台南	研究所畢 電子/電機/資工相關系所	1.具程式語言基礎專業知識(C、組合語言) 2.具單晶片 MCU 相關專案開發經驗 3.熟悉儀器操作(示波器、邏輯分析儀) 4.具備觸控相關工作經驗尤佳	1.觸控面板韌體規劃與設計 2.觸控模組新功能之開發 3.觸控模組功能測試與驗證 4.觸控演算法問題分析與解決	1

職稱	工作地點	學歷/系所	條件	工作內容	招募人數
韌體設計工程師 (高雄)	高雄	研究所畢 電子/電機/資 工相關系所	<ol style="list-style-type: none"> 1. 熟組語、C 語言, Matlab 等分析工具 2. 具 MCU 韌體或軟體開發經驗者佳 3. 可配合短期出差 	<ol style="list-style-type: none"> 1. 觸控相關韌體規劃與設計 2. 觸控相關功能與演算法開發 3. 客戶問題分析與解決 	1
觸控面板應用工 程師	新竹	電子/電機/控 制/資工 相關 系所	<ol style="list-style-type: none"> 1. 擅長工具: ASM, Matlab, C, C++ 2. 具 MCU 韌體或軟體開發經驗者佳 3. 具電容式觸控模組開發設計經驗 4. 具備 FAE & Solution 系統整合相關工作經驗 5. 曾任職於觸控面板/手機 / PC 產業 佳 6. 以上職務工作地點(深圳) 	<ol style="list-style-type: none"> 1. 觸控產品應用方案與模組規劃設計(硬體/ 韌體) 2. 觸控產品推廣與客戶溝通協調 3. 失效問題分析與對策 4. 客訴分析報告撰寫 	1
測試工程師	新竹	電子/電機/資 工/控制/通訊 相關系所	<p>熟悉 Verilog、/C/ 組合語言/程式設計</p> <p>熟悉 DFT/數位/類比電路測試, 對 IC 測試有興趣佳</p>	<p>IC test implementation</p> <p>DFT/車用 IC 測試</p>	1
LCD Driver 驗證工程師	新竹	電子/電機/資 工/控制/通訊 相關系所	<p>Touch IC/TDDI IC 驗證</p>	<p>熟悉 LCD driver IC 量測</p> <p>熟悉組合語言, C 語言, 電子電路設計, Verilog simulation/FPGA</p> <p>熟悉儀器操作(示波器·邏輯分析儀)</p>	1

職稱	工作地點	學歷/系所	條件	工作內容	招募人數
EDA 工程師	新竹	研究所畢 電子/電機相關系所	<ol style="list-style-type: none"> 1. RTL Frontend design tool and flow -Design compiler/DFT -Formal verification -Static Timing analysis tool 2. 具 advanced node(90nm/55nm) design flow maintain 經驗佳 3. 熟 Linux 使用,具 shell script 程式開發經驗(如 c-shell/TCL/Perl) 	<ol style="list-style-type: none"> 1. RTL frontend design tool/flow support – including synthesis/STA/formal verification 2. IC Design environment utility programming 	1
品保工程師(常駐深圳)	新竹	大學以上,工程相關科系.	<ol style="list-style-type: none"> 1.任職電子相關產業。 2.具備電子產業生產、外包管理或客訴處理相關工作經驗。 3.具備 3 年以上大陸人員管理經驗。 	<ol style="list-style-type: none"> 1.擔任 SZ QRA 及 SH QRA 部門主管負責大陸 QRA 的人員管理 2.負責大陸 QRA 部門運作:外包管理,駐廠驗貨,客訴處理,後段工程 handling. 	1
市場企劃專員(新北市)	新竹	大學以上理工背景	<ol style="list-style-type: none"> 1.理工背景 2.具 marketing 工作經驗 3.具基本英文能力 4.個性主動積極 5.5 年以上 NB 相關產業經驗尤佳 	<ol style="list-style-type: none"> 1.TP 產品應用方案開發及推廣 2.出差業務範圍以亞洲為主 	1
業務專員(上海)	新竹	大學以上理工背景	<ol style="list-style-type: none"> 1.熟悉 IC 或觸控產業/產品 2.具業務銷售經驗 5~10 年以上 3. 熟悉大陸市場或 NB/Mobile 客戶 	<ol style="list-style-type: none"> 1.市場及業務開發 2.TP 領域應用執行及企劃 3.專案管理 	1

職稱	工作地點	學歷/系所	條件	工作內容	招募人數
Senior SoC Architect	新竹/台南/高雄	研究所畢 電子/電機/資 工通訊相關系 所	1. Computer architecture/Digital signal processing/Image processing 2. Familiar programming languages: C/C++/Perl/Python/Matlab/SystemC/Verilog/VHDL/ 2. Familiar EDA environment: Digital/Mixed-level Simulation, FPGA, VMM/OVM/UVM flow, design for testability, design for manufacturing and low power design methodology	1. Large scale SoC architecture design 2. IP/SoC performance evaluation 3. Construction and maintenance of (Executable) specification for IP blocks 4. Management of architecture team	1
SoC System-level Design Engineer	新竹/台南/高雄	研究所畢 電子/電機/資 工通訊相關系 所	1. Computer architecture/Digital signal processing/Image processing 2. Familiar programming languages: C/C++/Perl/Python/Matlab/SystemC/Verilog/VHDL/ 3. Familiar EDA environment: Digital/Mixed-level Simulation, FPGA, VMM/OVM/UVM flow, design for testabilit	1. Large scale SoC architecture design 2. IP/SoC performance evaluation 3. Construction and maintenance of (Executable) specification for IP blocks	1

職稱	工作地點	學歷/系所	條件	工作內容	招募人數
System Engineer	新竹/台南/高雄	研究所畢 電子/電機/資工通訊相關系所	<ol style="list-style-type: none"> 1. Familiar Signal processing/Image processing/Machine learning/Deep Learning algorithms 2. Familiar programming languages: C/C++/Perl/Python/Matlab 3. Familiar with learning ML libraries Caffe/Tensor flow/others 	<ol style="list-style-type: none"> 1. Construction of ML/DL models for image processing and AI applications 2. Development of Image processing algorithms 3. Construction and maintenance of image processing database 	1
FW/Software Engineer	高雄	研究所畢 電子/電機/資工通訊相關系所	<ol style="list-style-type: none"> 1. Familiar with FW development for embedded system (with RTOS) 2. Familiar with windows and/or Android programming environments 3. Familiar programming languages: C/C++ 	<ol style="list-style-type: none"> 1. SoC Embedded FW development 2. Development of windows application software 3. Construction and maintenance of image processing library (embedded-based) 	1